

Tarea n° 5 de microcontroladores

Preguntas de la lectura del libro de μC

1. El registro OPTION REG tiene un tamaño en bits de

7 bits
2. ¿Cómo habilito y deshabilito la resistencia Pull Up del puerto PORTB?

con 1: resistencia Pull-up deshabilitados
con 0: resistencia Pull-up habilitados
3. Para el pre-escalador: los bits PS2, PS1 y PS0 estan posicionados en

bit 6, bit5 y bit 4 respectivamente.
4. ¿Qué significa ULPWUE y cuáles son sus bits de habilitación-deshabilitación?

Significa: Ultra Low Power Wake Up Enable
1 - habilitador ELPWU
0 - deshabilitador ELPWU
5. ¿Cómo esta conformado el PC(program counter)?

Se conforma de 2 registros:
PCLATH(5 bits) y PCL(8 bits)